ބީލަމުގެ މައުލޫމާތު ކަރުދާސް

ޕްރޮޖެކްޓްގެ ނަން:	ޓޯޗް ސެންޓަރ ސްޓިކަރތައް ސަޕްލައިކުރުން
ޕްރޮޖެކްޓްގެ ނަންބަރު:	38/2025/G-010
އިއުލާން ނަންބަރ:	(IUL)38-AB/38/2025/158
އިއުލާން ތާރީޚް:	11 ސެޕްޓެންބަރު 2025

ބީލަން ހުށަހަޅަންޖެހޭނީ:

ތަން:	އިލެކްޝަންސް ކޮމިޝަން، 5 ވަނަ ފަންގިފިލާ، ޕީ.އޭ ކޮމްޕްލެކްސް، ހިލާލީމަގު، މާލެ.
ތާރީޚް:	22 ސެޕްޓެންބަރު 2025
ގަޑި	13:30

އިލެކްޝަންސް ކޮމިޝަން

މާލެ، ދިވެހިރާއްޖެ

ތަކެތި ހޯދުމަށް ދަރަޚާސްތު ހުށަހެޅުން

1. ތަފާސް

ތ. ކުޑަފަރީދޫ ސްކޫލް ކެންޓީނަށް ބޭނުންވާ ތަކެތި ހޯދުމަށް ދަރަޚާސްތު ހުށަހެޅުން، ތަކެތި ހޯދުމުގެ ގަވާއިދުގެ ދަށުން ކުރަންވާނެ ގޮތް، ތަކެތި ހޯދުމުގެ ގޮތުގެ ތަފާސް ކަމަށާއި، ތަކެތި ހޯދުމުގެ ގޮތުގެ ތަފާސް ކަމަށް ވާ ކަންތައް ހާމަ ކުރުމަށް.

2. ތަކެތި ހޯދުމުގެ ގޮތުގެ ތަފާސް

2.1 ތަކެތި ހޯދުމުގެ ގަވާއިދު، ވިލާގިލި ކޮންސެޕްޓް ކުންފުނީގެ ފަށާ ހިންގުމުގެ ގަވާއިދު (ފާސްކުރި: 2014/18) ގެ ދަށުން ވިލާގިލި ކޮންސެޕްޓް ކުންފުނީގެ ތަކެތި ހޯދުމުގެ ގޮތުގެ ތަފާސް ކަމަށް. ތަކެތި ހޯދުމުގެ ގޮތުގެ ތަފާސް ކުރުމުގައި ކުންފުނީގެ ކާނާ ތަކެތި ހޯދުމުގެ ގަވާއިދުގެ ދަށުން ކަންތައް ކުރެވިދާނެ ކަމަށް.

2.1.1 ތަކެތި ހޯދުމުގެ ގޮތުގެ ތަފާސް ކުރުމުގައި ކުންފުނީގެ ކާނާ ތަކެތި ހޯދުމުގެ ގަވާއިދުގެ ދަށުން ކަންތައް ކުރެވިދާނެ ކަމަށް.

2.1.2 ގުޅުންހުރި ފަރާތްތަކާ ގުޅުންހުރި ތަކެތި ހޯދުމުގެ ގޮތުގެ ތަފާސް ގުޅުންހުރި ފަރާތްތަކަށް ދިނުމަށް.

2.1.3 ކުންފުނީގެ ބޯޑު ސެކްރެޓަރީ ގުޅުންހުރި ތަކެތި ހޯދުމުގެ ގޮތުގެ ތަފާސް ކުރުމުގައި ކުންފުނީގެ ބޯޑު ސެކްރެޓަރީ ގެ ބަދަލުގައި ކަންތައް ކުރެވިދާނެ ކަމަށް.

2.1.4 ތަކެތި ހޯދުމުގެ ގޮތުގެ ތަފާސް ކުރުމުގައި ކުންފުނީގެ ކާނާ ތަކެތި ހޯދުމުގެ ގޮތުގެ ތަފާސް ކުރުމަށް ކުންފުނީގެ ކާނާ ތަކެތި ހޯދުމުގެ ގަވާއިދުގެ ދަށުން ކަންތައް ކުރެވިދާނެ ކަމަށް.

2.2 ތަކެތި ހޯދުމުގެ ގޮތުގެ ތަފާސް ކުރުމުގައި 2.1 ގައި ބަޔާންކޮށްފައިވާ ގޮތުގެ ތަފާސް ކުރުމަށް ކުންފުނީގެ ކާނާ ތަކެތި ހޯދުމުގެ ގަވާއިދުގެ ދަށުން ކަންތައް ކުރެވިދާނެ ކަމަށް.

2.3 ތަކެތި ހޯދުމުގެ ގޮތުގެ ތަފާސް ކުރުމަށް ކުންފުނީގެ ކާނާ ތަކެތި ހޯދުމުގެ ގަވާއިދުގެ 17 ވަނަ ބާބުގައިވާ ގޮތުގެ ތަފާސް ކުރުމަށް ތަކެތި ހޯދުމުގެ ގަވާއިދުގެ ދަށުން ކަންތައް ކުރެވިދާނެ ކަމަށް.

3. ތަކެތި ހޯދުމުގެ ގޮތުގެ ތަފާސް ކުރުމަށް ދަރަޚާސްތު ހުށަހެޅުމަށް procurement@elections.gov.mv ގެ ދ. ކުޑަފަރީދޫ ކައުންސިލް 3004461 ނަންބަރަށް ގުޅުއްވުމަށް.

4. ތަކެތި ހޯދުމުގެ ގޮތުގެ ތަފާސް

4.1 **ތަކެތި ހޯދުމުގެ ގޮތުގެ ތަފާސް:-** ތަކެތި ހޯދުމުގެ ގޮތުގެ ތަފާސް ކުރުމުގައި ތަކެތި ހޯދުމުގެ ގަވާއިދުގެ ދަށުން ކަންތައް ކުރެވިދާނެ ކަމަށް. ތަކެތި ހޯދުމުގެ ގޮތުގެ ތަފާސް ކުރުމުގައި ކުންފުނީގެ ކާނާ ތަކެތި ހޯދުމުގެ ގަވާއިދުގެ ދަށުން ކަންތައް ކުރެވިދާނެ ކަމަށް.

4.2 **ތަކެތި ހޯދުމުގެ ގޮތުގެ ތަފާސް:-** ތ. ކުޑަފަރީދޫ ކައުންސިލް ކުންފުނީގެ ކާނާ ތަކެތި ހޯދުމުގެ ގަވާއިދުގެ ދަށުން ކަންތައް ކުރެވިދާނެ ކަމަށް.

.4 ބިޑް ތައްޔާރުކުރުން

4.3 **ބިޑުގެ މުއްދަތު:-** ބިޑުގެ މުއްދަތު ހަމަވާ ތާރީޚް ގުނަންވާނީ ބިޑް ހުޅުވާ ތާރީޚުން ފެށިގެން 120 ދުވަހުގެ މުއްދަތަކަށެވެ.

4.4 ބިޑުގެ ހުރިހާ ސަފްހާއެއްގައި ބިޑް ހުށަހަޅާ ފަރާތުގެ ނުވަތަ އެފަރާތުން އައްޔަން ކުރާ ފަރާތުގެ ސޮއާއި ކުންފުނީގެ ތައްގަނޑު އަދި ހުރިހާ ސަފްހާއެއްގައި ތަރުތީބުން ނަންބަރު ޖަހަންވާނެއެވެ.

.5 ބިޑް ހުށަހެޅުން

5.1 ބިޑް ހުށަހަޅަންވާނީ ސީލް އުރައެއްގައި ބަންދުކޮށްގެންނެވެ. ސީލު އުރައިގެ ބޭރުގައި ހުށަހަޅާ ފަރާތުގެ ނަމާއި ކޮންޓެކްޓް ނަންބަރު ހުށަހަޅާ ބިޑެއްކަން އެނގޭން އޮންނަންވާނެއެވެ.

5.2 ޖީ.އެސް.ޓީ ނެގޭ މުދަލާއި / ޚިދުމަތްތަކަށް އަގު ހުށަހަޅަންވާނީ ޖީ.އެސް.ޓީ ހިމަނައިގެން ދިވެހި ރުފިޔާއިންނެވެ. ހުށަހަޅާ ބިޑުގައި އަގުތައް ސާފުކޮށް އެނގެން އޮންނަންވާނެއެވެ. އަގު ހުށަހަޅާއިރު ދެވިދާނެ ހުރިހާ ޚަރަދުތައް އަގު ހިމަނަންވާނެއެވެ.

5.3 ބިޑް ހުށަހަޅަން ކަނޑައެޅިފައިވާ ގަޑި ފާއިތުވުމަށްފަހު ހުށަހަޅާ އެއްވެސް ބިޑެއް ބަލައެއް ނުގަނެވޭނެއެވެ. ބިޑްތަކެއް ބަންދުކޮށްފައިވާ އުރަ ކަނޑައަޅާފައި ހަމަޖެހިފައިވާ އެކަމަށް ކަނޑައެޅިފައިވާ ގަޑީގައި ބިޑް ހުށަހަޅާ ހުރިހާ ފަރާތްތަކުގެ ހާޒިރުގައެވެ. ބިޑް ހުށަހެޅުމަށްފަހު، އަގަށް ބަދަލެއް ނުގެނެވޭނެއެވެ. ބިޑް ހުޅުވުން ކަނޑައެޅިފައިވާ ގަޑި ޖެހުމުގެ ކުރިން ހުޅުވުން ކަނޑައެޅިފައިވާ ތަނަށް ގަޑި ކަށަވަރުކޮށް ހާޒިރުވުމަކީ ބިޑް ހުށަހަޅާ ފަރާތުގެ ޒިންމާއެކެވެ.

5.4 ބިޑް ހުށަހަޅާ ފަރާތުން ކަނޑައެޅިފައިވާ ގަޑިއަށް ހާޒިރުވާން ވާނެއެވެ. އަދި މިގޮތުން ހުށަހަޅާ ބިޑާބެހޭ ގޮތުން މަޢުލޫމާތު ސާފުކުރަން ބޭނުންވެއްޖެ ހިނދުގައި އެފަދަ މަޢުލޫމާތު ދޫކުރެވޭނީ މިކަމަށް ހާޒިރުވާން ވާނެއެވެ. ބިޑް ހުށަހެޅުމުގެ ކުރިން ޒިޔާރަތް އެދުން ނުވަތަ އިޢުލާނުގައި މަޢުލޫމާތު ދީފައިވާ ސާފުކުރަން ބޭނުންވާ ކަންތައް ހުށަހެޅުމުގައި އެފަދަ ސާފުކުރަންޖެހޭކަންތައް ބިޑް ހުށަހެޅުމުގެ ކުރިން ހާޒިރުވާ ފަރާތްތަކުން ހުށަހަޅާފައި އެންމެ ބެލެވޭނެއެވެ.

5.5 މިބީލަމާއި ގުޅިގެން އިޢުލާންކުރެވޭ ކްލެރިފިކޭޝަން އެޑެންޑަމްތައް ދޫކުރާނަމަ އެ އެޑެންޑަމްތައް މިކޮމިޝަނުގެ ވެބްސައިޓް އަދި ގެޒެޓްގައި ޝާއިޢު ކުރެވޭނެއެވެ.

5.6 އިޢުލާންކޮށްފައިވާ ޚިދުމަތް/ތަކެތި ގެނައުން، މި އިޢުލާނާއި ބެހޭ ނުވަތަ ހިނދެއްގައި އެކަށީގެން ބިޑްތަކާއި ބާޠިލު ކުރުމުގެ އިޚްތިޔާރު މިއިދާރާއަށް ލިބިގެންވެއެވެ. މިގޮތުން ބިޑްކޮށް ބާޠިލު ކުރުމަށްފަހު ބިޑްހުށަހެޅި ފަރާތްތަކަށް އަލުން އިޢުލާންކުރެވޭނެއެވެ.

·6	ވޯޓުން ދަށަނޑައެޅުން	6·1	ޖ ފާނު ގަދަ ބަދަލެއް ވަކިކުރުމަށް ފެނިގެންވާ ހާލަތެއްގައި ވޯޓުދިނުން ހުއްޓާ ލުމަށް.
		6·1·1	ތިން ގޮތަކަށް (ދެ ފަރާތަކުން ހަމަހަމަ ވަރަށް) ވަދެ ވޯޓުން ފެންނަ ގޮތަށް.
		6·1·2	ތިން ގޮތަކަށް (ދެ ފަރާތަކުން ހަމަހަމަ ވަރަށް) ފާސްކުރާ ގޮތަށް (ކުށްވެރިކަން، ވ.ބ.ދ. ދަށުވުން، ނުވަތަ ތަންކަން ހަނު ކުރުން) ފާސްކުރުން.
		6·1·3	ތިން ގޮތަކަށް (ދެ ފަރާތަކުން ހަމަހަމަ ވަރަށް) ފާސްކުރާ ގޮތަށް ކަނޑައެޅުން.
		6·1·4	ތިން ގޮތަކަށް (ވޯޓުން ފެނުމުގެ ކުރިން ފެނުމުން ބަދަލުވެ ގެންދާ ހާލަތެއް) ގައި ބަލައިގަތުމަށް ތިރީގައި ދެވޭ ގޮތް ކަނޑައެޅުން.
		6·1·5	ދަށް ފެނުމުގެ ކުރިން ވޯޓުން ބަދަލުކުރުމުގެ ގޮތް ކަނޑައެޅުން.
		6·1·6	ވޯޓުގެ ދުވަސްތަކުގައި ހަނދާންކުރުން، ވޯޓުން ފުދުނު ފަހު 120 ގަޑިއިރުގެ ތެރޭ ދެވޭ ގޮތް.
		6·1·7	ބަދަލުކުރުން ފުރިހަމަ ކުރުމަށް ކުށްވެރިކަމާ/ބަދަލުވެ ދާ ގޮތް ދެނެގަތުމަށް ތިރީގައި ދެވޭ ގޮތް ކަނޑައެޅުން.
·7	ވޯޓުގެ ދަށަނޑައެޅުން ފުރިހަމަ ކުރުން	7·1	ތިން ގޮތަކަށް (ވޯޓުން ފެނުމުގެ ކުރިން ފެނުމުން ބަދަލުވެ ގެންދާ ހާލަތެއް) ގައި ބަލައިގަތުމަށް ތިރީގައި ދެވޭ ގޮތް ވ ފާނު ގަދަ ބަދަލެއް ވަކިކުރުމަށް ފުރިހަމަ ކުރުމަށް ވޯޓުދިނުން ހުއްޓާ ލުމަށް.
8	ވަޒީފާ ދިނުން ފުރިހަމަ ކުރުން	8·1	ވަޒީފާ ދިނުމުގެ ކުރިން ދިވެހި ރައްޔިތުންގެ ދަށަށް ދަތުރުކުރާ ގޮތަށް ވަޒީފާ ދިނުމުގެ ކުރިން ދިވެހި ރައްޔިތުންނަށް ދެވޭ ގޮތް ކަނޑައެޅުން.
		8·2·1	ދެ ގަޑިއިރުގެ (2) ތެރޭ ދެވޭ ގޮތަށް ކަނޑައެޅުން.
		8·2·2	ދ ތިމާވެށީގައި ކުށްވެރިކަމާ ގުޅުންހުރި ފަރާތަކަށް ވަޒީފާ ދިނުން.
		8·2·3	ފަރާތަކާ ގުޅިގެންވާ ގޮތަށް ވަޒީފާ ދިނުން.
		8·2·4	ފަރާތަކާ ގުޅުންހުރި ދުވަސްތަކުގައި، ފަރާތަކާ ގުޅިގެންވާ ގޮތް ބަދަލުކުރުން.
		8·2·5	ވަޒީފާ ދެވޭ ގޮތް ކަނޑައެޅުމުގައި ފަރާތަކާ ގުޅުންހުރި ގުޅުން ކެނޑުމުގެ ކުރިން، ދުވަސް ދަށް، ފަރާތަކާ ގުޅުންހުރި ގޮތް ބަދަލުކުރުން ގެންނަ ގޮތް ކަނޑައެޅުން.
		8·2·6	ދަށް ވަޒީފާ ދިނުމުގެ ކުރިން ކުށްވެރިކަން ބަދަލުވެ ގެންދާ ހާލަތެއް ކަނޑައެޅުމަށް ތިރީގައި ދެވޭ ގޮތް (ވޯޓުން ފެނުމުގެ ކުރިން ފެނުމުން ބަދަލުވެ ގެންދާ ހާލަތެއް) ގައި ބަލައިގަތުމަށް ތިރީގައި ދެވޭ ގޮތް.

·9	ވޯޓަށްފަހު ތެދުވެ ހުންނަ ކަންކަން	9·1 ތިލަބު ކަނޑައެޅުނު ވޯޓަށްފަރާތް، ވޯޓަށްފަރާތުގެ ވަޒަންކަން، ވޯޓަށް ހުށަހެޅުމުގެ ފުރިހަމަކަމާ ގުޅިގެން ވޯޓަށް ތިލަބު ކަނޑައެޅުނު ކޮމިޝަނަށް ލިޔުންތެރިވާ ކަންކަމާ ގުޅޭ ކަންކަން ފާހަގަ ކުރުން.
	ވޯޓަށް ހުށަހެޅުނު ފަރާތްތަކުގެ ލިސްޓް	9·2 ވޯޓަށް ހުށަހެޅުނު ފަރާތްތަކުގެ ނަން ލިސްޓް ތައްޔާރު ކުރުމާ ގުޅޭ ކަންކަން ކޮމިޝަނުން ކުރަންވާނެ ގޮތް ކަނޑައެޅުން.
		9·3 ވޯޓަށް ހުށަހެޅުނު ފަރާތްތަކުގެ ލިސްޓް 10·47ގައި ހާއްސަކޮށް ދައްކާ ގޮތް ކަނޑައެޅުން.
·10	ތާއީދުކުރާ ފަރާތްތަކުގެ ލިޔުން ހިފަހައްޓާ ގޮތް	**10·1 <u>ތާއީދުކުރާ ފަރާތް ގަބޫލުކުރުމާ ބެހޭ ކަންކަން ކޮމިޝަނުން ކުރަންވާނެ ގޮތް ކަނޑައެޅުން</u>** ތާއީދުކުރާ ފަރާތް ގަބޫލުކުރުމާ ބެހޭ ކަންކަން ކޮމިޝަނުން ކުރަންވާނެ ގޮތް ކަނޑައެޅުމަށް ފަހު، ކޮމިޝަނުން ކަނޑައެޅި ގޮތަށް ކަންކަން ކުރަންވާނެ ގޮތް ކަނޑައެޅުން.
		10·2 <u>ލިޔުންތައް ބަލައިގަތުން</u>
		10·2·1 ތާއީދުކުރާ ފަރާތުގެ ލިޔުންތައް ލިބިފާސްވާ ގޮތަށް ބަލައިގަތުމާ ގުޅޭ ކަންކަން ކޮމިޝަނުން ކަނޑައެޅުން، ލިޔުންތައް ބަލައިގަންނަ ތަނާ ގުޅޭ ކަންކަން ކަނޑައެޅުން.
		10·2·2 ތާއީދުކުރާ ފަރާތްތަކުގެ ލިޔުންތައް ބަލައިގަންނަ ތަނަށް ލިބިފާސްވާ ގޮތަށް tender@elections·gov·mv ގެ ދާއިރާ ތާއީދުކުރާ ގޮތް ކަނޑައެޅުން.
		10·3 <u>ތާއީދުކުރާ ފަރާތް ބަލައިގަތުން</u>
		10·3·1 ތާއީދުކުރާ ފަރާތް ގަބޫލުކުރާ، ކޮމިޝަނުން ކަނޑައެޅި ގޮތަށް ލިޔުންތައް ބަލައިގަންނަ ތަނުގައި ބަލައިގަތުމާ ގުޅޭ ކަންކަން ކަނޑައެޅުން.
		10·3·2 ކަނޑައެޅި ގޮތުން ތާއީދުކުރާ ފަރާތްތަކުގެ ލިސްޓް ތައްޔާރު ކުރުމާ ގުޅޭ ކަންކަން ކަނޑައެޅުން.
		10·3·3 ކަނޑައެޅި ގޮތުން ތާއީދުކުރާ ފަރާތްތަކުގެ ލިސްޓް ތައްޔާރު ކުރުމާ ގުޅޭ ކަންކަމާ ގުޅިގެން ކަނޑައެޅި ގޮތަށް ކަންކަން ކުރަންވާނެ ގޮތް ކަނޑައެޅުން.
		10·3·4 ކަނޑައެޅި ގޮތަށް ތާއީދުކުރާ ފަރާތްތަކުގެ ލިސްޓް 10·49ގައި ހާއްސަކޮށް ދައްކާ ގޮތް ކަނޑައެޅުން.

10. އެއްބަސްވުމުގެ އާންމު މުއްދަތާއި އަދި ހާއްސަ މުއްދަތު

10.4 **އެއްބަސްވުމުގައިވާ މުއްދަތަށް ނިސްބަތުންނަމަ، ޕްރިމިއަމްގެ ގޮތުގައި ފައިސާ ކަނޑައަޅާނެގޮތް**

10.4.1 އެއްބަސްވުމުގައިވާ މުއްދަތުން މަސައްކަތް ނިންމާނަމަ ދައްކާފައިވާ މާލިއްޔަތުގެ ޒަމާނަތުގެ 10.65 ވަނަ މާއްދާއާ އެއްގޮތްވާ ގޮތުގެމަތިން ލިބެންޖެހޭ ޖޫރިމަނާ ކަނޑައެޅޭނެއެވެ.

10.4.2 އެއްބަސްވުމުގައިވާ މުއްދަތުން މަސައްކަތް ނިންމާނަމަ ޕްރިމިއަމް ކުރިއަށްދާނަމަވެސް ބައިނަލްއަޤްވާމީ އުސޫލުތަކަށް، ޕްރިމިއަމްކުރާ ފައިސާގެ އަދަދު މުޅި އެއްބަސްވުމުގެ ޖުމްލަ އަގުގެ 15% (ފަނަރަ އިންސައްތަ) އަށް ވުރެ ލިބެންޖެހޭ ޖޫރިމަނާ އިތުރުވެއްޖެނަމަ މިއެއްބަސްވުން ނިމުމަކަށް ގެނައުމުގެ އިޚްތިޔާރު މަސައްކަތް ހަވާލުކުރި ފަރާތަށް ލިބިގެންވެއެވެ.

10.5 **އެގްރިމަންޓް ބާތިލުކުރުން:** އެއްބަސްވުމުގައި ބަޔާންކޮށްފައިވާ ގޮތުގެމަތިން މަސައްކަތް ކުރިއަށް ނުގެންދިއުން ފަދަ ކުރުވުމެއްގެ ނުވަތަ މުއްދަތުން ހިނގުމަށް ފުރުޞަތު ނުދިނުމެއްގެ، މި އެއްބަސްވުން ބާތިލުކޮށް އެކަން ފަރާތަކަށް ހިނގުމަށް ހުރުމުގެ އިޚްތިޔާރު ހިނގުމަށް ލިބިގެން ފަރާތަށް ލިބިގެންވެއެވެ.

10.6 **އެހެނިހެން ކަންކަން:** އެއްބަސްވުމުގައި ދެފަރާތުން ސޮއިކުރުމަށްފަހު ސަރުކާރުގެ އެއްވެސް ޤާނޫނަކާ ނުވަތަ ޤަވާޢިދަކާ މިއެއްބަސްވުމާ ތަޢާރުޒުވާކަން އެނގިއްޖެނަމަ ނުވަތަ އެފަދަ ޤާނޫނަކާ ނުވަތަ ޤަވާޢިދަކާ ހިލާފުވާ ބައެއް މާއްދާތަކެއް ހުރިކަމާ ނުވަތަ މިއެއްބަސްވުން ބާތިލުވާނެއެވެ. އެފަދަ މާއްދާއެއް މިއެއްބަސްވުމުގައި ހިމެނިފައިވާނަމަ އެމާއްދާއެއް އިސްލާހުކުރުމަށްފަހު ނުވަތަ މިއެއްބަސްވުން އުވާލުމަށް ދެފަރާތުން ބައްދަލުކޮށްގެން ދެފަރާތުން ވެސް އެއްބަސްވާން ވާނެއެވެ.

10.7 **ބޯޑު އަދި އެހެނިހެން ފީތައް:** މިމަސައްކަތާއި ގުޅިގެން ދައުލަތަށް ދައްކަންޖެހޭ ބޯޑު ފީތަކާއި، ކަސްޓަމްސް ޑިއުޓީތަކާއި، އިމްޕޯޓް ލައިސަންސް ފީއާއި އަދި އެހެނިހެން ފީއާ ދައުލަތަށް ދިނުމަށް ފީއާ ދައްކާނީ މަސައްކަތް ހަވާލުވި ފަރާތުންނެވެ.

10.8 **އެއްބަސްވުމަށް ބަދަލުގެނައުން:** އެއްބަސްވުމުގައިވާ އެއްވެސް މާއްދާއަކަށް ބަދަލުއެއް ގެނެވޭނީ ދެފަރާތުގެ މެދުގައި ސޮއިކުރާ އެއްބަސްވުމަކުންނެވެ.

10.9 **އެއްބަސްވުމަށް ހިނގާނެ ޤާނޫނު:** އެއްބަސްވުން ހިނގާނީ، އަދި ތަފްސީރުކުރެވޭނީ ދިވެހިރާއްޖޭގެ ޤާނޫނުތަކާއި ޤަވާޢިދުތަކާއި އެއްގޮތަށެވެ.

10.11 **ދެބަސްވުން**

10.11.1 އެއްބަސްވުމާއި ގުޅޭ އެއްވެސް ދެބަސްވުމެއް ދެފަރާތުގެ މެދުގައި ވާހަކަ ދައްކައިގެން ހައްލު ނުކުރެވިއްޖެނަމަ، ދިވެހިރާއްޖޭގެ ޝަރުޢީ ކޯޓަކަށް މައްސަލަ ހުށަހަޅައިގެން ނިންމާނީއެވެ.

10.11.2 އެއްބަސްވުމުގައި ނިޔަލުން ކަމެއްގެ ސަބަބުން ދެފަރާތުގެ މެދުގައި ވާހަކަ ދައްކައިގެން ހައްލު ނުކުރެވިއްޖެނަމަ، ދިވެހިރާއްޖޭގެ ޝަރުޢީ ކޯޓަކަށް

10. އެއްބަސްވުމުގެ އާންމު މާއްދާތައް އަދި ޚާއްޞަ މާއްދާތައް

10.12 **އެއްބަސްވުމާ ޚިލާފުވުން އަދި ޕާފޯމަންސްގެރެންޓީ ޖުރިމަނާކުރުން** އެއްބަސްވުމުގައި ސޮއިކުރުމަށްފަހު މަސައްކަތް ދޫކޮށްލައިފިނަމަ ނުވަތަ އެއްބަސްވުމުގައި މަސައްކަތް ފުރިހަމަ ނުކޮށް މަސައްކަތް ދޫކޮށްލައިފިނަމަ ދައުލަތުގެ މާލިއްޔަތުގެ ޤަވާއިދުގެ 10.70ގައި ބަޔާންކޮށްފައިވާ ގޮތުގެމަތިން ޖުރިމަނާކުރެވޭނެއެވެ.

11. ބިޑް އިވެލުއޭޓް ކުރުމަށް ބޭނުންކުރާނެ ކްރައިޓީރިއާ އާއި މިންގަނޑުތައް

11.1 ބިޑް ކާމިޔާބުކުރާ ފަރާތް ހޮވާނީ ޝަރުތު ފުރިހަމަވާ ފަރާތްތަކުގެ ތެރެއިން ތިރީގައި ބަޔާންކޮށްފައިވާ ބައިން ލިބޭ ޕޮއިންޓް ޖުމުލަކުރުމުން އެންމެ ގިނަ ޕޮއިންޓް ލިބޭ ފަރާތަކަށެވެ.

އަގު 80 ޕޮއިންޓް

އެންމެދަށް އަގު ހުށަހަޅާ ފަރާތަށް އެންމެ މަތިން ޕޮއިންޓް ލިބޭ ގޮތަށް ރޭޝިއޯ އުސޫލުންނެވެ. އެންމެ މަތިން ޕޮއިންޓް ލިބޭފަރާތުގެ އިތުރުން އެހެން ފަރާތްތަކަށް ޕޮއިންޓް ދެވޭނީ ތިރީގައިވާ ފޯމިއުލާގައިވާ ގޮތަށެވެ.

ބިޑުގެ އަގަށް ލިބޭ ޕޮއިންޓް = 80 × (އެންމެ ދަށް އަގު / ހުށަހަޅާފައިވާ އަގު)

މުއްދަތު 05 ޕޮއިންޓް

އެންމެ ކުރު މުއްދަތެއް ހުށަހަޅާ ފަރާތަށް އެންމެ މަތިން ޕޮއިންޓް ލިބޭ ގޮތަށް ރޭޝިއޯ އުސޫލުންނެވެ. އެންމެ މަތިން ޕޮއިންޓް ލިބޭފަރާތުގެ އިތުރުން އެހެން ފަރާތްތަކަށް ޕޮއިންޓް ދެވޭނީ ތިރީގައިވާ ފޯމިއުލާގައިވާ ގޮތަށެވެ.

ބިޑުގެ މުއްދަތަށް ލިބޭ ޕޮއިންޓް = 05 × (އެންމެ ކުރު މުއްދަތު / ހުށަހަޅާފައިވާ މުއްދަތު)

މަސައްކަތުގެ ތަޖުރިބާ 15 ޕޮއިންޓް

މަސައްކަތުގެ ތަޖުރިބާއަށް މާކްސްދެނީ މި މައުލޫމާތު ކަރުދާހުގެ 8.1 ގައިވާގޮތަށް ލިޔުން ހުށަހަޅާފައިވާ ފަރާތްތަކުގެ ތެރެއިން އެންމެ ގިނަ ތަޖުރިބާގެ ލިޔުން ހުށަހަޅާ ފަރާތަށް އެންމެ މަތިން ޕޮއިންޓް ލިބޭ ގޮތަށް ރޭޝިއޯ އުސޫލުންނެވެ. އެންމެ މަތިން ޕޮއިންޓް ލިބޭފަރާތުގެ އިތުރުން އެހެން ފަރާތްތަކަށް ޕޮއިންޓް ދެވޭނީ ތިރީގައިވާ ފޯމިއުލާގައިވާ ގޮތަށެވެ.

ތަޖުރިބާއަށް ލިބޭ ޕޮއިންޓް = 15 × (ހުށަހަޅާފައިވާ ތަޖުރިބާ / އެންމެ ގިނަ ތަޖުރިބާ)

އެނެކްސް-1 (މައުލޫމާތު ކަރުދާސް)

Supply of Datacenter Switches RFP

1. Introduction

The Elections Commission of Maldives (herein referred as ECM) is seeking proposals from qualified and experienced vendors submit proposals for the supply, delivery, and support of enterprise-grade data center switching equipment to enhance the performance, scalability, and resilience of our core infrastructure. The selected solution must support high-availability architecture, advanced Layer 2/Layer 3 features, modern data center fabrics, and robust security and automation capabilities. Vendors should detail hardware specifications, software features, licensing models, warranties, implementation services, training, and ongoing maintenance/support. Proposals must address compliance with the technical requirements and timelines outlined in this RFP.

2. Scope of Work

Supply and delivery of network switches in accordance with the technical specifications specified in point 3.

3. Technical Specifications

3.1. Datacenter Switch X2 nos.

3.1.1. General Requirements

3.1.1.1. The proposed core aggregation switch shall be a high-density, modular Layer 3 switch designed for deployment in data center and high-performance network environments.

3.1.1.2. It shall be capable of aggregating mixed copper and optical interfaces and supporting multi-speed uplinks at 10G, 25G, 40G, and 100G rates.

3.1.1.3. The switch must include at least one expansion card slot for future upgrades, allowing for additional port configurations or interface modules to be added later.

3.1.1.4. The switch must offer a modular hardware design with hot-swappable components, including fans and power supplies, and must support hardware-level expansion for future scalability.

3.1.1.5. The switch shall have a 1U form factor and be mountable in a standard 19-inch equipment rack.

3.1.2.Interface Configurations

3.1.2.1. Minimum 24 RJ45 ports, each capable of operating at 10 Mbps, 100 Mbps, and 1 Gbps speeds using auto-negotiation and auto-MDI/MDIX functionality. These ports shall support copper Ethernet cables using standard 10/100/1000BASE-T protocols.

3.1.2.2. Minimum 16 optical ports supporting 10 Gigabit Ethernet, using SFP+ slots that are backward compatible with 1G SFP modules. These ports must support both single-mode and multimode transceivers.

3.1.2.3. Minimum of 2 uplink ports must be provided using QSFP28 interfaces, each supporting both 100 Gigabit Ethernet and 40 Gigabit Ethernet transceivers. These uplinks shall support breakout into 4×10G or 4×25G interfaces when required.

3.1.2.4. The device must include 1 RJ45 console port for serial-based configuration and troubleshooting.

3.1.2.5. The switch must support dynamic port reconfiguration, allowing SFP+ and SFP28 ports to auto-negotiate between 1G, 2.5G, 10G, and 25G speeds based on inserted transceiver type and link partner capabilities.

3.1.2.6. A USB Type-A port must be available for firmware upgrades, configuration backup, or log export.

3.1.3. Performance Requirements

3.1.3.1. The switch must have a switching capacity of no less than 1.2 Terabits per second (Tbps), ensuring it can handle all ports operating at full line rate without bottlenecks.

3.1.3.2. The device shall support a packet forwarding rate of at least 800 million packets per second (Mpps) under standard packet sizes, to ensure optimal throughput under heavy load.

3.1.3.3. The switch must be equipped with a minimum of 24 Megabytes (MB) of buffer memory, shared across all ports, to ensure smooth handling of bursts and congestion scenarios.

3.1.3.4. The device must be capable of learning and storing a minimum of 64,000 MAC addresses, allowing it to support large networks and multi-tenant environments.

3.1.3.5. The switch must support jumbo frame transmission with a frame size of at least 9,000 bytes, allowing for more efficient data transfer in storage or virtualized environments.

3.1.3.6. The switch must support a minimum of 16,000 IPv4 routing table entries, and 8,000 IPv6 entries, for use in Layer 3 routing environments.

3.1.3.7. It must also support low-latency forwarding, with typical latency values less than 1 microsecond for Layer 2 packet switching.

3.1.3.8. The switch must support intelligent hardware-level packet processing using dedicated ASICs optimized for low-latency forwarding and deep

packet inspection. It must include hardware-based support for telemetry, flow tracking, and congestion monitoring.

3.1.4. Power and Cooling Requirements

3.1.4.1. The switch must be delivered with redundant AC power module rated at a minimum of 600 Watts, sufficient to power all interfaces fully populated with optical modules.

3.1.4.2. The power supply must be hot-swappable and must support front-to-rear airflow to align with standard data center cooling layouts.

3.1.4.3. The power module should support input voltages in the standard AC range and comply with international safety and efficiency standards.

3.1.4.4. The switch must include a minimum two hot-swappable modular fan units to maintain optimal thermal performance under continuous operation.

3.1.4.5. Fans must be capable of front-to-rear airflow, with air intake from the port side and exhaust from the power supply side, to match airflow design in typical rack-mounted environments.

3.1.4.6. The system must support fan redundancy, with the ability to operate at reduced capacity in the event of a single fan failure and generate alarms for fan status.

3.1.5. Software and Features

3.1.5.1. The switch must include a comprehensive feature set supporting Layer 2 and Layer 3 functions.

3.1.5.2. VLAN configuration (802.1Q, QinQ), STP/RSTP/MSTP loop prevention protocols

3.1.5.3. Link aggregation using IEEE 802.3ad (LACP)

3.1.5.4. Static and dynamic routing using OSPF, RIP, and BGP

3.1.5.5. Multicast protocols including IGMP v1/v2/v3 and MLD snooping

3.1.5.6. DHCP snooping with Option 82, ARP inspection, and IP source guard

3.1.5.7. ACL-based filtering on Layer 2 to Layer 4 fields, including MAC, IP, and port-based filtering

3.1.5.8. QoS mechanisms include traffic classification, marking, queue scheduling (WRR, SP), policing, and shaping

3.1.5.9. Port-based and VLAN-based mirroring, traffic monitoring (sFlow or NetStream), and loopback detection

3.1.5.10. Support for firmware upgrades via USB, TFTP, or remote management tools

3.1.5.11. Dual-image firmware supports high availability during updates

3.1.6. Management Requirements

3.1.6.1. The switch must support a full-featured CLI accessible via console or SSH.

3.1.6.2. A web-based management interface should be available for simplified operation.

3.1.6.3. SNMP support must include versions v1, v2c, and v3.

3.1.6.4. Management protocols shall include NTP, Syslog, and RESTful API support.

3.1.6.5. Configuration files must be exportable and importable from external USB devices.

3.1.6.6. The switch must support remote firmware upgrades and rollback.

3.1.6.7. Support for Open Programmability System (OPS) must be included, allowing administrators to deploy Python-based scripts directly on the switch for automation, monitoring, and custom control logic.

3.1.6.8. Support for cloud-based and on-premises management platforms must be included, with secure API access, role-based access control, and multi-tenant configuration isolation.

3.1.6.9. A USB port must allow plug-and-play configuration backup or system restoration.

3.1.7. Security Requirements

3.1.7.1. The switch must support 802.1X port-based authentication, MAC-based authentication, and fallback methods.

3.1.7.2. RADIUS and TACACS+ must be supported for centralized authentication.

3.1.7.3. HTTPS and SSHv2 must be supported for encrypted management sessions.

3.1.7.4. The switch must provide mechanisms for broadcast/multicast storm control and CPU protection.

3.1.7.5. Password policies must enforce complexity, requiring at least three types of characters and a minimum of eight characters.

3.1.8. Accessories

3.1.8.1. QSFP28,40G High Speed Direct-attach Cables, 1m (QSFP28) x2

3.1.8.2. RJ45-to-DB9 Console Cable 3m x1

3.2. TOR Switch x2 nos.

3.2.1. General Requirements

3.2.1.1. ToR switch must be a compact, high-performance Layer 3 switch designed for enterprise and data center edge deployments.

3.2.1.2. It shall be capable of aggregating mixed copper and optical interfaces and supporting multi-speed uplinks at 10G and 25G rates.

3.2.1.3. It must support modular architecture with hot-swappable components including fans and power supplies and offer future-proof scalability via expansion slots.

3.2.1.4. The switch shall have a 1U form factor and be mountable in a standard 19-inch equipment rack.

3.2.2. Interface Configurations

3.2.2.1. The switch must include a minimum of 16 SFP+ ports supporting 1G, 2.5G, and 10G Ethernet speeds. These ports must be backward compatible with 1G SFP modules and support both single-mode and multimode fiber transceivers.

3.2.2.2. The switch must include a minimum of 8 SFP28 ports supporting 10G and 25G Ethernet speeds. These ports must auto-negotiate based on inserted transceiver type and support fallback to 10G operation when using compatible SFP+ modules.

3.2.2.3. All SFP+ and SFP28 ports must support Digital Optical Monitoring (DOM) for real-time transceiver diagnostics including temperature, voltage, bias current, and optical power levels.

3.2.2.4. The switch must support auto-negotiation and auto-sensing across all SFP+ and SFP28 ports for seamless interoperability with 1G, 2.5G, 10G, and 25G transceivers.

3.2.2.5. The switch must include 1 dedicated out-of-band management Ethernet port (RJ45), supporting 10/100/1000 Mbps operation.

3.2.2.6. A USB Type-A port must be available for firmware upgrades, configuration backup, or log export.

3.2.3. Performance Requirements

3.2.3.1. The switch must support a switching capacity of at least 1.12 Terabits per second (Tbps), ensuring full line-rate forwarding across all interfaces under maximum load conditions.

3.2.3.2. The device must support a packet forwarding rate of no less than 450 million packets per second (Mpps), measured under standard packet sizes and full traffic load.

3.2.3.3. MAC address table capacity must be no less than 64,000 entries, allowing the switch to support large-scale deployments with extensive endpoint diversity.

3.2.3.4. The switch must support jumbo frames with a minimum MTU size of 9,000 bytes, facilitating efficient data transfer for storage, virtualization, and high-performance computing workloads.

3.2.3.5. Routing table must support a minimum of 16,000 IPv4 entries and 8,000 IPv6 entries, enabling robust Layer 3 routing capabilities across dual-stack environments.

3.2.3.6. Layer 2 switching latency must be less than 1 microsecond under typical conditions, ensuring real-time responsiveness for latency-sensitive applications.

3.2.3.7. The switch must support cloud-based and on-premises management platforms with secure API access, role-based access control, and multi-tenant configuration isolation.

3.2.3.8. The switch must support dynamic traffic engineering features such as Equal-Cost Multi-Path (ECMP) routing and policy-based forwarding to optimize network paths and resource utilization.

3.2.3.9. Support for intelligent stacking technologies must be included, allowing multiple switches to operate as a single logical unit with unified management and redundancy.

3.2.3.10. The switch must support intelligent telemetry features such as NetStream or sFlow for real-time traffic visibility and performance monitoring.

3.2.4. Power and Cooling Requirements

3.2.4.1. The switch must be equipped with redundant AC power modules rated at a minimum of 180 Watts, supporting hot-swappable operation and front-to-rear airflow.

3.2.4.2. The switch must include two hot-swappable modular fan units with intelligent speed control and airflow direction compatible with standard rack deployments.

3.2.4.3. The power supply must be hot-swappable and must support front-to-rear airflow to align with standard data center cooling layouts.

3.2.4.4. The power module should support input voltages in the standard AC range and comply with international safety and efficiency standards.

3.2.4.5. Fans must be capable of front-to-rear airflow, with air intake from the port side and exhaust from the power supply side, to match airflow design in typical rack-mounted environments.

3.2.4.6. The system must support fan redundancy, with the ability to operate at reduced capacity in the event of a single fan failure and generate alarms for fan status.

3.2.5. Software and Features

3.2.5.1. The switch must support Layer 2/3 switching and routing, including VLANs (802.1Q, QinQ), STP/RSTP/MSTP, LACP, OSPF, RIP, BGP, IGMP, ACLs, QoS, sFlow/NetStream, and dual-image firmware support.

3.2.5.2. The switch must support Native-IP telemetry and integration with IP-based monitoring systems using standard protocols such as gRPC and NetConf.

3.2.5.3. DHCP snooping with Option 82, ARP inspection, and IP source guard

3.2.5.4. ACL-based filtering on Layer 2 to Layer 4 fields, including MAC, IP, and port-based filtering

3.2.5.5. QoS mechanisms including traffic classification, marking, queue scheduling (WRR, SP), policing, and shaping

3.2.5.6. Multicast protocols including IGMP v1/v2/v3 and MLD snooping

3.2.5.7. Port-based and VLAN-based mirroring, traffic monitoring (sFlow or NetStream), and loopback detection

3.2.5.8. Support for firmware upgrades via USB, TFTP, or remote management tools

3.2.5.9. Dual-image firmware supports high availability during updates.

3.2.6. Management Requirements

3.2.6.1. The switch must support CLI via console and SSH, web-based GUI, SNMP v1/v2c/v3, NTP, Syslog, RESTful API, USB-based config backup, and remote firmware upgrades.

3.2.6.2. The switch must support real-time hardware diagnostics including voltage, temperature, fan speed, and power module status monitoring, with SNMP trap generation on threshold violations.

3.2.6.3. The switch must support loopback testing on individual interfaces and provide per-port error counters for CRC, alignment, and collision statistics.

3.2.6.4. The switch must support Open Programmability System (OPS) allowing Python-based scripts to be deployed for automation, monitoring, and custom control logic.

3.2.7. Security Requirements

3.2.7.1. The switch must support 802.1X, MAC-based authentication, RADIUS, TACACS+, SSHv2, HTTPS, storm control, CPU protection, and enforce password complexity policies.

3.2.7.2. The switch must provide mechanisms for broadcast/multicast storm control and CPU protection.

3.2.7.3. Password policies must enforce complexity, requiring at least three types of characters and a minimum of eight characters.

3.2.8. Accessories

3.2.8.1. SFP+ Direct-Attach Cables (DACs), passive, 10 Gbps, high-speed, 3-meter length, designed for short-distance connections between 10G-capable devices using SFP+ ports. X8 nos.

3.2.8.2. SFP28 Direct-Attach Cables (DACs), passive, 25 Gbps, high-speed, 5-meter length, suitable for short-range interconnects between 25G-capable devices using SFP28 interfaces. X8 nos.

3.2.8.3. Optical Transceiver, SFP+, 10G, Multi-mode Module (850nm, Short Range, LC) X16 nos.

4. Warranty & Compliance

4.1. The bidder should provide a minimum of One year manufacturer hardware warranty for the respective requirements included in the proposed solution.
4.2. All proposed hardware must be CE, FCC, and RoHS compliant.
4.3. Transceivers and cables must be genuine OEM-certified

5. Delivery Schedule

5.1. The deadline for submitting the required materials to the Commission and completion of Installation is Maximum 60 days.
  5.1.1. This 60-day period will commence from the date of signing the agreement, and it includes public holidays.
  5.1.2. The successful bidder must sign the agreement within 3 days from the date of award of the project.
5.2. After completion of delivery, the vendor should obtain sign-off on the Installation-cum-Acceptance certificate from the ECM official. ECM will carry out acceptance of hardware as per acceptance test plan.
5.3. Installation will be treated as incomplete in one/all the following situations:
  5.3.1. Non-delivery of any hardware, software or other components, accessories, documentation, drivers, media mentioned in the order.
  5.3.2. Non-delivery of supporting documentation.

6. Expectations from Bidders

6.1. As required by this RFP, the bid must be accurate, comprehensive, and in the format specified. As stated in points 2 and 3, all suggested items must be accompanied by the relevant technical documents.
6.2. The bidder must submit a valid and current Manufacturer Authorization Letter (MAL) issued by the original equipment manufacturer (OEM). This letter must explicitly authorize the bidder to supply and support the proposed equipment as per the specifications outlined in this RFP. Failure to provide this document will result in disqualification of the bid.
6.3. The vendor must provide at least 4 references where such systems have been supplied on-premises. (Letter from the client confirming the completion of the project).